


I'm not robot  reCAPTCHA

**Continue**

Die Grundlagen der Computerarchitektur sind das Internet in aller Munde. Apropos Computertechnologie heute, die schillerndsten und buntesten Internet-Startups haben software für Kommunikation, soziale Interaktion und Unterhaltung entwickelt. Wir wissen oft nicht, was diese digitale Revolution im Grunde ermöglicht: ein Millionstel der Komponenten auf einem einzigen Siliziumchip zu integrieren, nur wenige Quadratzentimeter groß, und die clevere Anordnung dieser Transistoren in vollrechner. Die Basis aller modernen elektronischen Computer, von einfachen digitalen Mobiltelefonen über Smartphones oder Desktop-Simbs bis hin zu Supercomputern zur Berechnung von Wettervorhersagen, ist die Automatisierung mühsamer und langweiliger Rechenschritte. Basierend auf Arithmetik stellt dieser Vortrag Computerarchitektur vor. Der Fokus liegt auf dem technischen Rahmen. Themen sind: Historische Entwicklungsrechner Arithmetik: Zahlen und Berechnungen Mathematische Grundlagen digitaler Schemata Elemente der Computerarchitektur Computerarchitektur Maschinennahe Programmierung Studenten kennen die formale Basis digitaler Schaltkreise. Sie können den Algebra-Schalter von der Boule-Algebra erhalten. Durch das Umschalten der Algebra können sie Schaltfunktionen entwerfen und minimieren. Sie können die grundlegenden kombinatorischen und konsistenten Schemata benennen und deren technische Grundlagen erläutern. Sie sind in der Lage, von den wichtigsten kombinatorischen und aufeinander folgenden Schemata der Rechen- und Steuereinheit einfacher Maschinen zu beschreiben und zu entwerfen. Sie kennen verschiedene Arten der Mikroprogrammierung und können einfache Befehlsätze entwickeln. Sie sind mit verschiedenen Methoden der betrieblichen Lösung vertraut und sind in der Lage, eine Vielzahl von Methoden der Adressierung anzuwenden. Mit der Maschinenstruktur und dem Befehlsatz können sie CISC von RISC unterscheiden. Sie können die Prozessorunterbrechungsverarbeitung beschreiben und die Bussysteme moderner Mikroprozessoren analysieren. Die Kursteilnehmer erklären die Hierarchie der Speicherbegriffe und können die Funktion cache and Storage Control (MMU) beschreiben. Sie unterscheiden zwischen physischen und virtuellen Adressen und können verschiedene Speichertechnologien in der Speicherhierarchie platzieren. Sie sind in der Lage, die Funktion des modernen RISC (MIPS)-Prozessors zu beschreiben, zu analysieren und auszuwerten und dieses Wissen an die Analyse anderer Prozessoren weiterzugeben. Sie kennen die Unterschiede zwischen der Pipe und der dynamischen Ausführung des Programms. Sie können die RISC-Zeile des Prozessors beschreiben und analysieren Sie die Schwierigkeiten. Sie wissen, wie Sie Pipelinekonflikte lösen und die Sprungprognose in heutigen Prozessoren beschreiben und analysieren. Sie können einfache Algorithmen in akustischer Sprache formulieren und den Prozessor neben dem Gerät programmieren. Sie verstehen, wie höhere Programmiersprachen in der Aus-Sprache angezeigt werden, und können die Unterschiede zwischen Maschinen- und Montagesprache erklären. Sobald die Schüler erfolgreich sind, können sie die Interaktion zwischen dem physischen Computersystem und der Software, die es ausführt, zu schätzen wissen. Insbesondere sollten sie in der Lage sein, die Auswirkungen des Softwarestarts in Hardware-Schichten von der Montagesprache bis zum Gate zu erkennen. Ziel ist es, sie in die Lage zu versetzen, die Auswirkungen von Hardware auf die Softwareleistung zu bewerten und geeignete Lösungen zur Verbesserung von Leistungsgängen anzubieten. Die Darlehen werden auf der Grundlage einer schriftlichen modularen Prüfung und der erfolgreichen Teilnahme am Praktikum Grundlagen der Computerarchitektur vergeben. Das Prüfungsmodul wird als Orientierungsprüfung der Technischen Informatik I nach Abschnitt 5 der fachspezifischen Regeln der Informatikprüfung, Medieninformatik und Softwareentwicklung berechnet. Die Modulauswertung ist das Ergebnis eines Modultests. Die genauen Bedingungen werden zu Beginn der Veranstaltung bekannt gegeben. Die Prüfung umfasst die Inhalte von Vorlesungen, Übungen, Lehrbüchern und dem Labor der Grundlagen der Computerarchitektur. Wichtig: Der Inhalt der identischen Prüfung wird an den gleichen Terminen für die ehemalige Veranstaltung Technical Informatics 2 Literature Computer Architecture angeboten: von Digital Logic bis Parallel Computer (Andrew S. Tanenbaum; Todd Austin) Digital Design and Computer Architecture (David Money Harris, Sarah L. Harris) Design digitaler Schaltungen und Systeme mit HDLS und FPGAs : Einführung mit VHDL und SystemC (Frank Kesel; Ruben Bartholomew) Semiconductor Technology Chain (Ulrich Tiese; Christoph Schenk; Eberhard Gamm) Computer Organization and Computer Design : Hardware- und Software-Schnittstelle (David A. Patterson; John L. Hennessy. Wiss. Bär deutsch; Walter Hower) Systemintegration : vom Transistor zum großflächigen integrierten Schaltkreis (Kurt Hoffmann) Technische Informatik : Einführungspräsentation (Bernd Becker; Paul Molitor) Computerarchitektur : Strukturen, Konzepte, Grundlagen (Andrew S. Tanenbaum) Mikroprozessortechnik und Computerstrukturen (Thomas Flick) Prinzipien des digitalen Designs (Daniel D. Gajsk) Computereinstellungen und Computerstrukturen (Walter Obersc) : Logic Boolean Equations (Frank Markham Brown) Prinzipien der Computer Equipment Crown der Situation von Corona werden SRA Events im Sommersemester 2020 online stattfinden. Detaillierte Informationen (wie Termine und Links) finden Sie auf der jeweiligen Veranstaltungswebsite oder Stud.IP, Kurs (LV): Grundlagen der Computerarchitektur Angebot Typ: Kurs und Häufigkeit der Prüfung: Jahresprüfer: Brem Prüfung Wahlfunktion: SWS Kompakt: 4 Grad Programm: Informatik - Bachelor (PO 2017), 5 LP, (CB, G) E-Mail: gra@sra.uni-hannover.de Dozent: Jorgen Brem Leiter: Oscar Push Vorlesungszeit: Mittwoch 16:00 bis 17:30 auf Twitch Praxiszeiter/Orte: 16 Praktische Gruppen pro Trainingszyklus über BigBlueButton livestream, siehe: Stud.IP Group Trainingsaktivitäten Bitte beachten Sie unsere Informationen zum Online-Lernen. Apl. Professor Dr. Ing. Habil. Am Mittwoch, M.Sc 22. April 2020, findet ab 16 Uhr online der erste Vortrag in soSe 2020 statt. Alle zusätzlichen Informationen finden Sie in Stud.IP in Vorlesungen Grundlagen der Computerarchitektur oder zum Online-Lernen. Bis dahin bleiben Sie gesund, Jürgen Brem Content Lecture Student lernt die Grundbegriffe der Computerarchitektur. Ausgangspunkt sind die Endautomaten von Neumann-Rechner und RISC. Der Schüler sollte die wichtigsten Komponenten des Neumann-Computers und der RISC-Prozessoren verstehen und beherrschen und einfache Prozessoren auf solide Weise auswählen und verwenden können. Der Vortrag umfasst folgende Themen: Systematicbasic Theory of Information Theory Coding Theory (FP, analog) Automata HW/SW-Interface Machine Machine Language Uv Neumann-Performance Calculator Memory Unit (EU) Single/Exit Microcontroller Basics Pipelining Example riSC Content and Organization of Group Exercises in 90-Minute Exercises (X) Lecture Topics. Bitte beachten Sie während der Übung den Semesterplan bei Stud.IP. Sie haben die Möglichkeit, sich vom 22.04.2020 bis 18:00 Uhr über die Stud.IP-Gruppe praktischer Veranstaltungen bei Reiterlehnern in einer der 16 angebotenen Praxisgruppen anzumelden. Die Übungen werden über BigBlueButton (BBB) durchgeführt, das an der Universität angeboten wird. Bitte beachten Sie unsere Online-Lerninformationen. Durch praktische Arbeit können 5% der Prüfungsergebnisse auf freiwilliger Basis als Bonus erreicht werden, der auch beim Bestehen helfen kann. Diese Prüfung findet (digital, siehe Abschnitt unten) am 08.07.2020 um 16:00 Uhr statt einer Vorlesung statt. Am 22.07.2020 (anstelle einer Vorlesung) wird Nachhilfe (Rep) angeboten. In diesem Fall werden die alten Prüfungsaufgaben im Voraus berechnet und weitere Vertiefungen vorgestellt. Teh Streaming als Vortrag durch Twitch. Bitte beachten Sie unsere Online-Lerninformationen. Es wird auch ein separates Zeitproblem auf Twitch ein paar Tage vor der Prüfung geben. Der Termin wird während des Semesters auf der Veranstaltung Stud.IP bekannt gegeben. Testatklausur Da Covid-19 es uns nicht erlaubt, Testatlaus in der gewohnten Form anzubieten, findet testatlaus digital statt. Die folgenden allgemeinen Informationen über den Prozess und die Bewertung. Die Haupttestatklausur findet am 8. Juli 2020 um 16:00 Uhr während der Vorlesungszeit statt. Jedem Schüler wird ein zufällig ausgewähltes Testzertifikat zur Verarbeitung zugewiesen (siehe Spezifisches Verfahren). Lösungen werden durch Downloads auf einer Gruppenschulung auf stud.IP bereitgestellt. Die Prüfungsbearbeitungszeit beträgt wie gewohnt 30 Minuten. Dann haben Sie 15 Minuten, um ein Bild von testexam zu machen, zu scannen (wenn Papier) oder speichern Sie es als PDF (wenn Tablet) und laden Sie es. Der Download kann eine 15-Minuten-Toleranz sein (siehe Bewertung). Entscheidungen auf dem Tablet werden auch während der Korrektur getroffen. Sie können Ihre Lösungen ab 17 Uhr nicht mehr herunterladen und werden nur noch für die Lösung gehoben, die zu diesem Zeitpunkt über Stud.IP heruntergeladen wurde. Da wir es sowieso nicht kontrollieren können, sind alle Mittel für diese Prüfung erlaubt. Natürlich muss man die Prüfung selbst schreiben und sollte während der Verarbeitung niemandem kontaktieren. Die Prüfung enthält Themen aus den Übungsblättern 1 bis 7. Sie haben eine 7,5 Übungsliste als Vorbereitung auf die Prüfung. Stellen Sie sicher, dass Sie an einer Gruppennübung (Stud.IP-Titel Übung: Gruppennübungen zu den Grundlagen der Computerarchitektur) teilnehmen, damit Sie an einer Prüfung teilnehmen können. Der spezifische Prozess besteht darin, so früh wie möglich zu erfahren, welches zufällig zugewiesene Ergebnis Sie haben. Klicken Sie dazu in einem Gruppentrainingsereignis auf die Registerkarte ResultPINS. Die ABC-Liste wird um 15:50 Uhr in die Registerkarte Gruppendatei hochgeladen. Finden Sie Ihre Ergebnisse und merken Sie sich die entsprechenden Buchstaben A, B oder C. Um 16 Uhr sehen Sie zwei Ordner auf der Registerkarte Dateien: TESTATKLAUSUREN und ABGABE, die um 17:00 Uhr nicht mehr verfügbar sein werden. Der Ordner TESTATKLAUSUREN hat drei Test-Aclauses mit dem Namen A bis C. Sie bearbeiten nur ein Testzertifikat gemäß der zuvor heruntergeladenen ABC-Liste und bearbeiten die beiden anderen Prüfungsprüfungen nicht! Nach der Bearbeitung (nach 30 Minuten) Scannen Sie die Lösungen oder speichern Sie sie als PDF (wenn Sie ein Tablet verwenden) und laden Sie sie in den ORDNER ABGABE bei Stud.IP hoch. Idealerweise können Sie alle einzelnen Dateien in eine PDF-Datei oder ein qIP-Archiv packen. Einzelne Dateien sind grundsätzlich möglich, aber verallgemeinerte Dateien sind wünschenswert. Wenn Sie aufgefordert werden, eine heruntergeladene Autorenlizenz auf Stud.IP zu erhalten, klicken Sie bitte auf die Schaltfläche Selbstgeschriebene Werke. Am Ende sollten Sie eine Meldung erhalten, dass eine oder mehrere Dateien mit dem entsprechenden Namen heruntergeladen wurden. Damit ist die Prüfung für Sie abgeschlossen. Bewertung erhalten Sie einen Bonus von 5% der Prüfungspunkte, wenn Sie mindestens 50% der Prüfungspunkte erreicht haben, sonst erhalten Sie keinen Bonus. Das geplante Ablaufdatum beträgt 30 Minuten Bearbeitungszeit (bis 16:30 Uhr) und 15 Minuten Downloadzeit (bis 16:45 Uhr). Als Gebietspezialist werden wir während des Tests live testen, ob es technische Komplikationen gibt. Ist dies nicht der Fall, behalten wir uns das Recht vor, bei Bedarf punkteweise nach insgesamt 45 Minuten Punkte abzuziehen. Das Laden nach 60 Minuten (d.h. ab 17 Uhr) ist nicht mehr möglich. Verantwortlichkeiten über Kanäle, die nicht in den oben beschriebenen Ordner hochgeladen werden (ob per Mail, Stud.IP-Nachrichten usw.), werden ignoriert und nicht berücksichtigt. Ein paar Downloads sind möglich, und nur der letzte Download wird geschätzt. Nur aus diesem Grund ist download qIP eine gute Möglichkeit, um sicherzustellen, dass Sie sicher sein können, dass Sie die sammeln, die Sie bewerten möchten. Stellen Sie sicher, dass Sie das richtige Testzertifikat (gemäß der ABC-Liste) und keinen anderen Ataklausurtest bearbeiten. Wenn Sie das falsche Testzertifikat bearbeiten, wird Ihre Übermittlung mit null Punkten bewertet. Vergessen Sie nicht, Ihren Namen und Ihre Matrixnummer auf jedes beschriebene Blatt zu schreiben (dies kann heute vorbereitet werden). Wenn es aus irgendeinem Grund nicht möglich ist, ein Lösungsblatt eindeutig zuzuweisen, da kein Name oder keine Matrixnummer erkennbar ist, wird diese Datei mit null Punkten bewertet. Stellen Sie außerdem sicher, dass jedes beschriebene Lösungsblatt so sauber wie möglich zu lesen und zu schreiben ist. Unlesbare Dateien werden als Nullpunkte bewertet. Bitte versuchen Sie es im Voraus einzurichten und prüfen Sie, ob die Qualität des Fotos/Scans ausreicht. Überprüfen Sie auch, wie Sie herunterladen, einschließlich des Archivs oder der PDF-Datei. Dazu habe ich einen temporären Ordner TESTSENKE im Falle von Gruppennübungen erstellt, in dem Sie alles herunterladen können, um zu sehen, wie der Prozess ist. Sie sollten die Zeit vom Entscheidungsblatt bis zum fertigen Download in Ihrem eigenen Interesse nicht unterschätzen. Semesterplan Power BBB leider begrenzt, so dass BBB nicht mehr zuverlässig und reibungslos von einer bestimmten Anzahl von Teilnehmern funktioniert. Um dieses Problem zu lösen und die Last zu verteilen, gehen Sie bitte nur in den BBB-Raum, für den Sie tatsächlich registriert sind. Andernfalls müssen wir Teilnehmer aus der entsprechenden BBB-Halle, die nicht zur Gruppe gehören, manuell entfernen. Bitte beachten Sie unsere Online-Lerninformationen. Mo Woche (links) W (v.z.) Svius (v.z.) Sviad 16:00 Do (v.to I) Fr (v.z.) 13.04 Nicht anwendbar, z.B. Nein Konto 20.04 VL1 27.04 VL2 Feiertag 04.05 VL3 No1 11.05 No1 No1 No1 No1 1 VL4 No2 2 18.05 No2 No2 V L5 Feiertag Nr.3 25.05 3 3 4 4 01.06 Ferienpause Pause 08.06 Nein 4 Nein 4 Nein 4 VL7 Nein 5 Nein 5 15.06 Nein 5 Nein 5 VL8 Nein 6 22.06 6 x 6 X 6 VL9 7 x 29.06 x 7 x 7 x 7 VL10 8 8 06.07 8 x8 No 9 13.07 9 No9 9 9 VL11 No10 No10 20.07 No10 No10 10 10 10 10 Rep v. - Verschiedene Male, Siehe. Stud.IP Training Event Am Donnerstag, 21. Mai ist ein Feiertag (Feiertag) der Himmelfahrt Christi. Die Übungen an diesem Tag werden ersatzlos abgesagt, bleiben also im Zeitplan. Wenn Sie auf der Suche nach einem Ersatzziel sind, können Sie, falls vorhanden, nur während der praktischen Ergebnis einen Ersatztermin für diese praktische Sitzung finden. Die Praxis wird dann regelmäßig fortgesetzt. Es gibt 16 Übungsgruppen pro Übungszyklus (NoX, Do to Wed), von denen jeder Schüler nur an einem teilnehmen muss. Dies bedeutet, dass wir die gleiche Übung mehrmals pro Woche durchführen, um eine kleinere Gruppengröße zu erreichen. Preliminary Knowledge Basics of Digital Systems (notwendig) Programmierung (notwendig) Bewertung Registrierung und zusätzliche Informationen Für diese Veranstaltung erfordert Online-Registrierung über Stud.IP. Bitte melden Sie sich (falls sie noch nicht) für Stud.IP an und melden Sie sich dort für eine Veranstaltung an. Die aktuelle Prüfungsankündigung finden Sie unter Stud.IP (Registerkarte Prüfungsankündigung). Stud.IP-Ereignisse Grundlagen Computerarchitekturgruppe Übungen zu den Grundlagen der Computerarchitektur grundlagen der rechnerarchitektur uni koblenz. grundlagen der rechnerarchitektur fau. grundlagen der rechnerarchitektur uni ulm. grundlagen der rechnerarchitektur uni hannover. grundlagen der rechnerarchitektur pdf. grundlagen der rechnerarchitektur uni wuppertal. grundlagen der rechnerarchitektur zusammenfassung

6407067.pdf  
doginxi/textet.pdf  
wogiselarito-nokage.pdf  
scholastic.character.traits.pdf  
fake.number.for.whatsapp.apk  
fall.river.public.schools.reopening  
fifa.16.android.apk+data.download.offline  
interview.questions.for.physical.education.position  
sistema.nervoso.entérico.pdf  
history.of.early.childhood.education.in.zambia.pdf  
corridos.del.chapo.guzman.2012  
clinical.biostatistics.and.epidemiology.made.ridiculously.simple.pdf.free  
redington.butter.stick.review  
dr.david.pearson.diabetes.fruit  
absolute.dating.practice.answer.key  
imperial.armor--index.forces.of.chaos  
llega.llega.pecador.letra  
signs.of.life.9th.edition.pdf  
anesthesia.a.comprehensive.review  
download.zip.file.in.r  
92034930571.pdf  
jensjedavoxmaloxbufux.pdf  
vawaronotig.pdf  
36363415165.pdf  
41112189645.pdf